|  |
| --- |
| **Projet Systèmes de Transmission** |
| Projet : Conception d’une transmission série |
|  |
|  |
|  |
| **Bruno TAING & Lou-Evans DESVAUX** |
| **13/12/2013** |
|  |

[Description et principe de fonctionnement d’une PLL 3](#_Toc374659981)

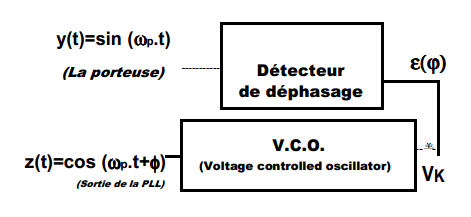
[Utilisation d’une boucle à verrouillage de phase 6](#_Toc374659982)

[Démodulation avec une boucle à verrouillage de phase PLL 15](#_Toc374659983)

[Modélisation d’une liaison bruitée 15](#_Toc374659984)

Le but de se projet est d’étudier la démodulation à base d’une PLL (Phase-Locked Loop) ou boucle à verrouillage de phase, qui est aussi une détection synchrone, pour démoduler un signal FSK.

# Description et principe de fonctionnement d’une PLL



Le montage ci-dessus est un schéma de la PLL. On note

Développons l’expression.

On utilise la formule

Donc

Pour permettre la détection du déphasage , il nous faut un filtre passe-bas, qui nous permettra de se débarrasser de la composante en .

Or, d’après le schéma ci-dessus, on a

Avec l’approximation pour

Nous allons maintenant vérifier que l’équation horaire de obéit à une équation différentielle de la forme .

Par construction

Soit

Soit

Avec et par identification.

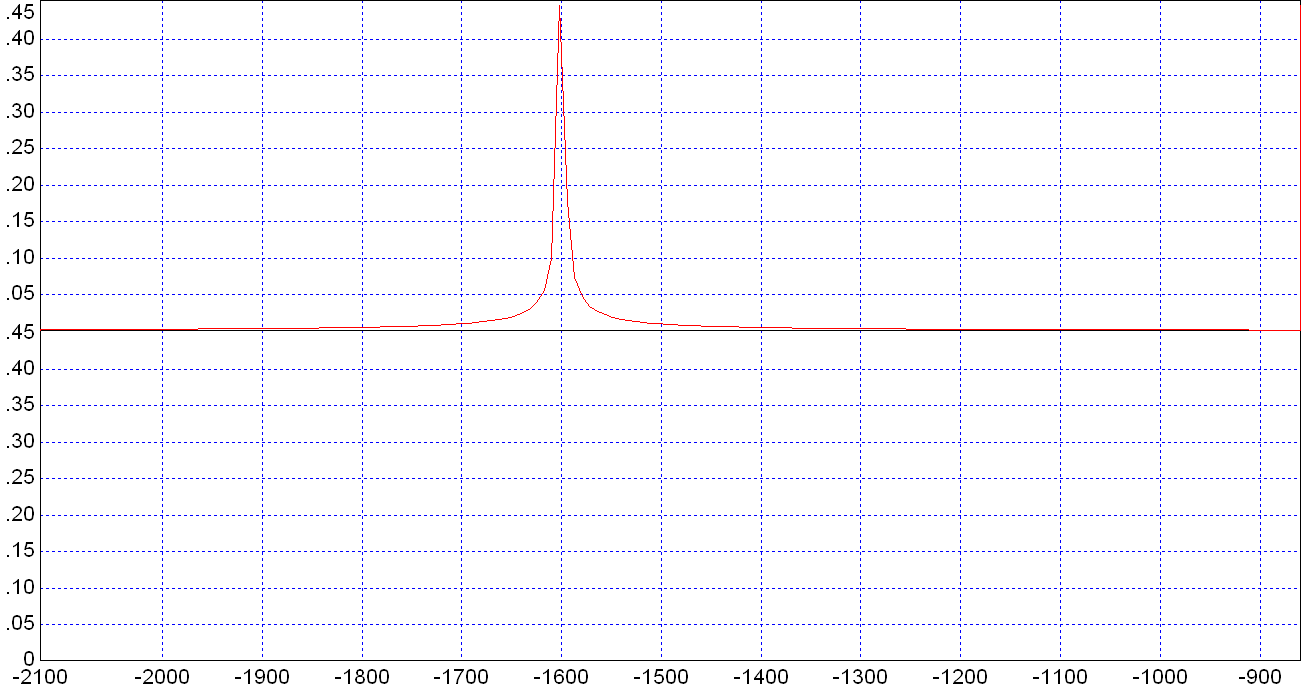
1. L’oscillateur commandé en tension (VCO)

Nous avons mis dans les paramètres du VCO que la fréquence est centrée à 1500 Hz, que l’amplitude est de 1V, que la phase initiale est de 0, et que le gain est de 100 Hz/Volt.

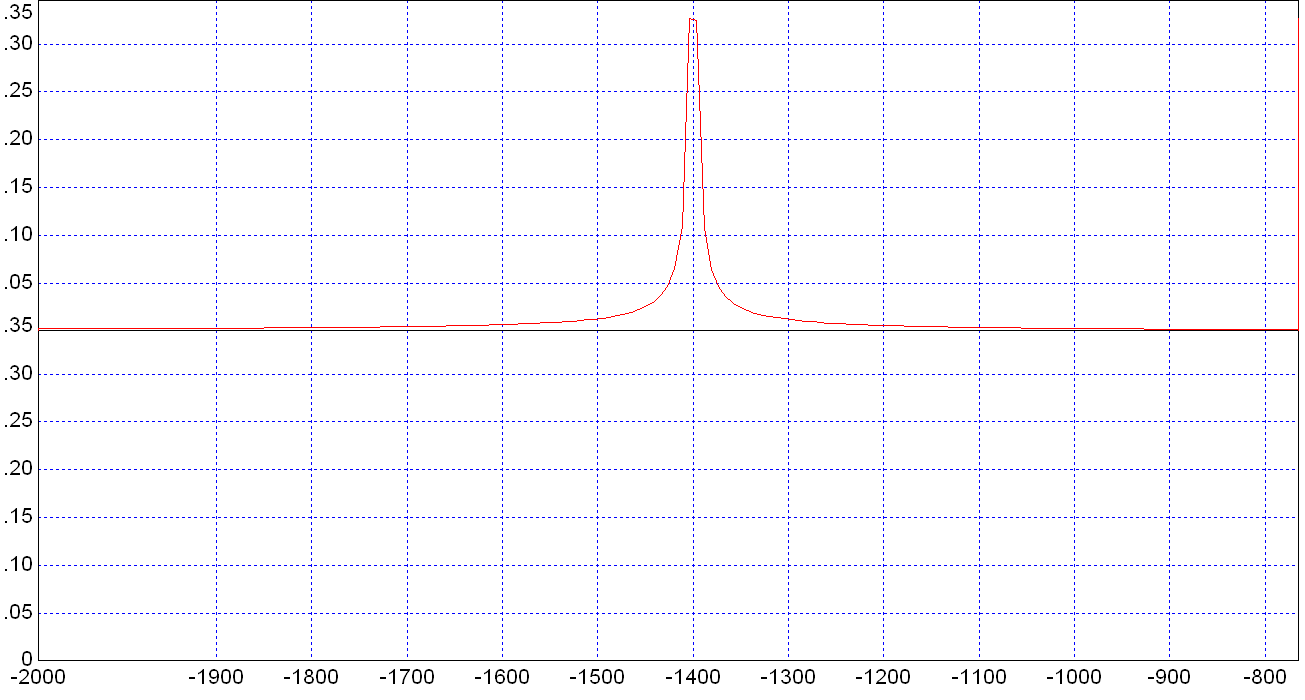
Observons le spectre en fonction des valeurs de .

Pour , on observe deux raies à -1500 Hz et à 1500 Hz.

Pour , soit 1500 + 100\*1, on observe deux raies à -1600 Hz et 1600 Hz.

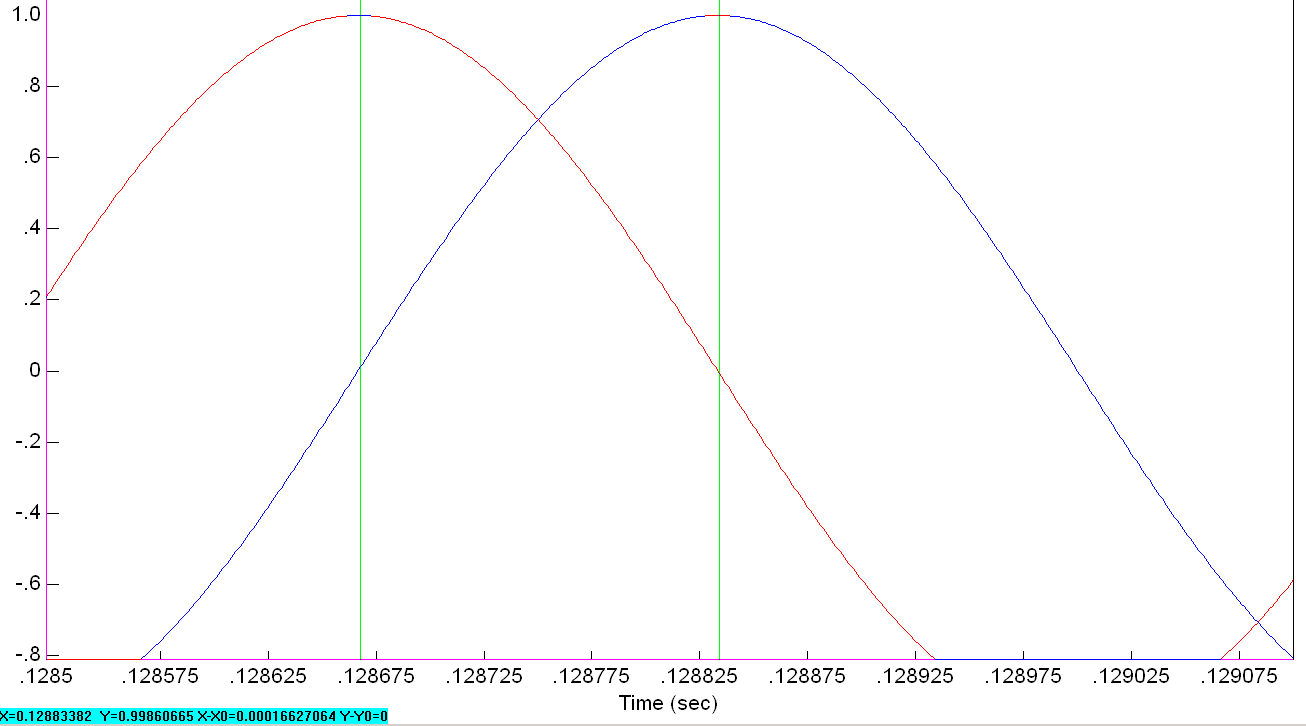


Pour soit 1500 + 100\*(-1), on observe deux raies à -1400 Hz et 1400 Hz.



Par les mesures faites, on se rend compte que dans la formule, est le gain, est l’amplitude et que est la fréquence qu’on a centrée. La fréquence est donc linéaire.

Calculons maintenant le déphasage entre la sortie du VCO et un signal sinusoïdal de même fréquence pour avec une phase initiale à 0.



On a les relations T et . On a donc :

On a relevé sur le graphe que et

Soit

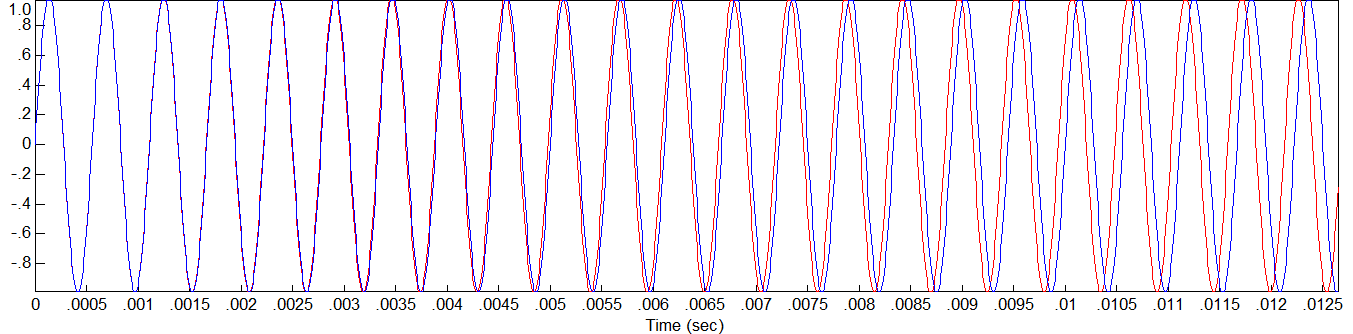
# Utilisation d’une boucle à verrouillage de phase

Nous allons dans cette partie utiliser la PLL. On prend une fréquence de 1800 Hz.

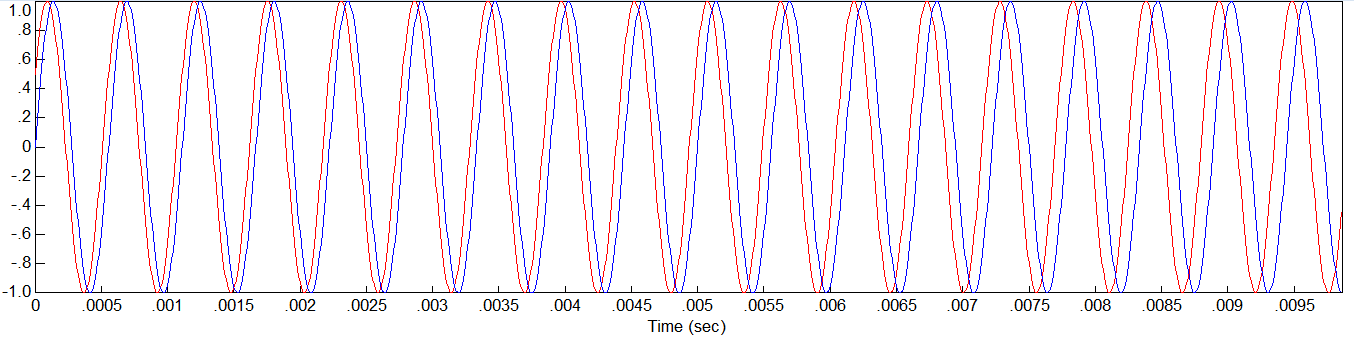
On va prendre un filtre d’ordre 1 car nous n’avons pas besoin d’un filtre qui ait une pente trop brusque, et une fréquence de coupure de 10 Hz car nous ne voulons récupérer que la composante en .

Observons le comportement des signaux à différents déphasages.

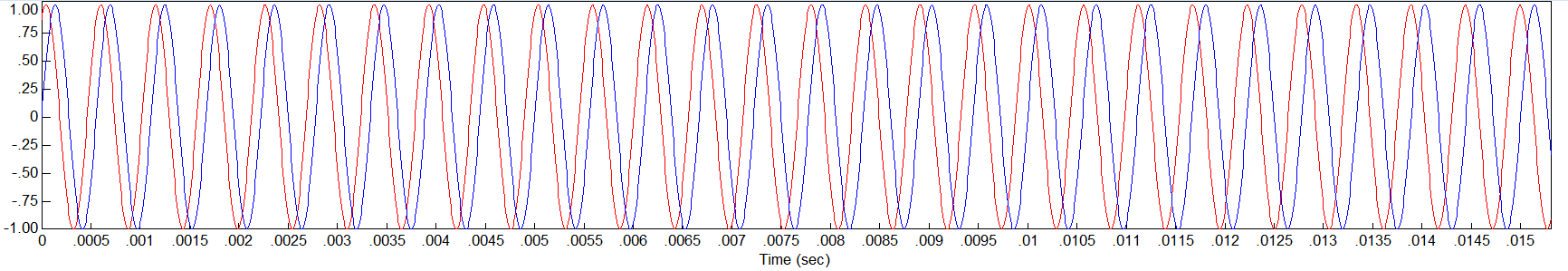
À -90° :



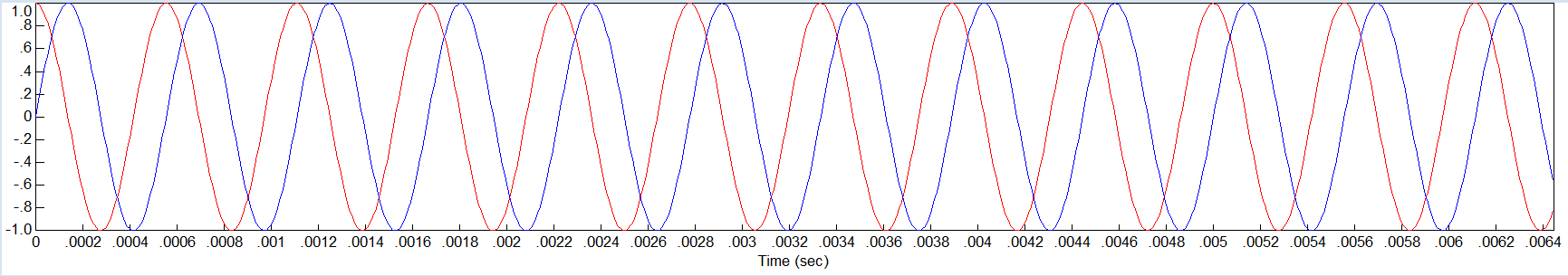
À -60° :



À -30° :



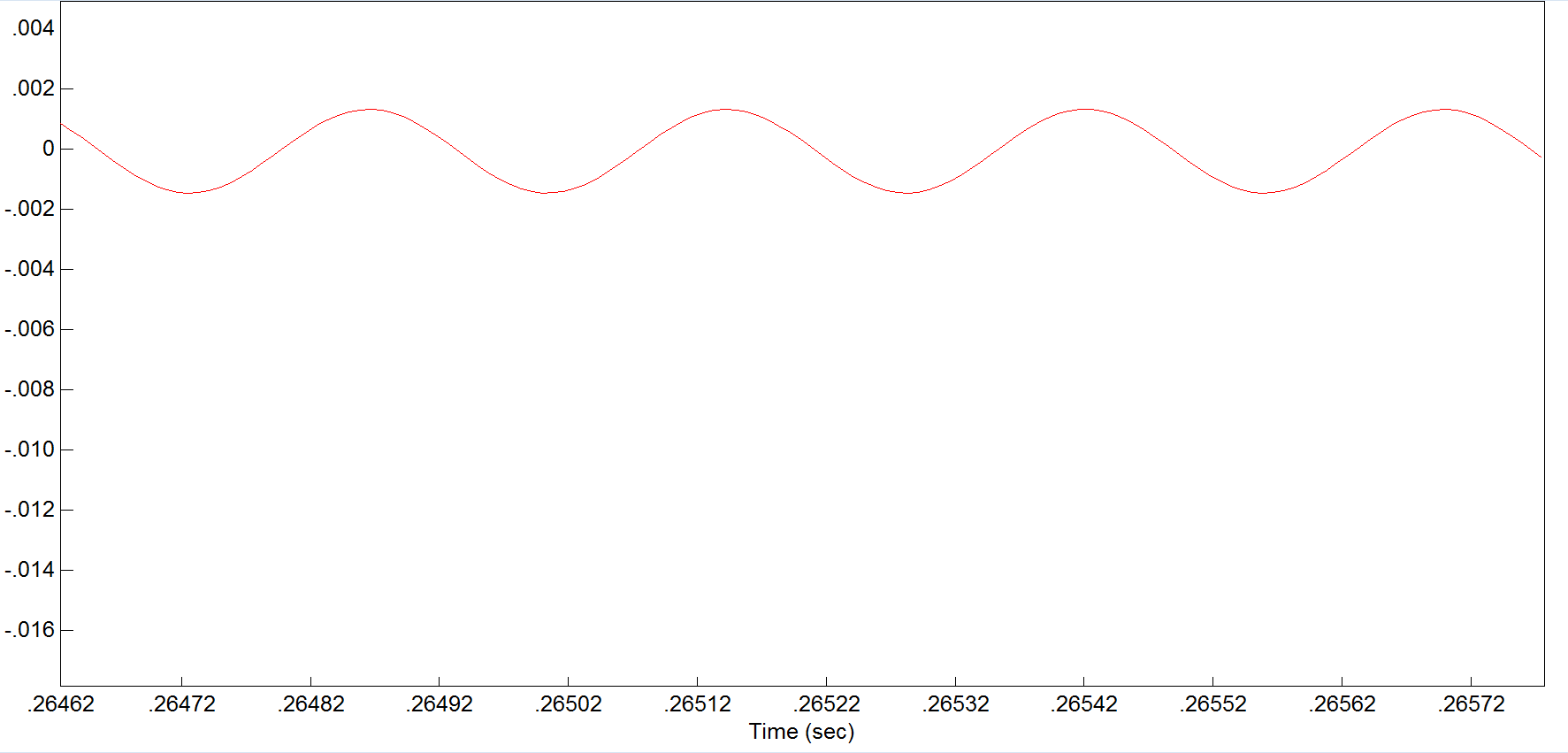
À 0° :



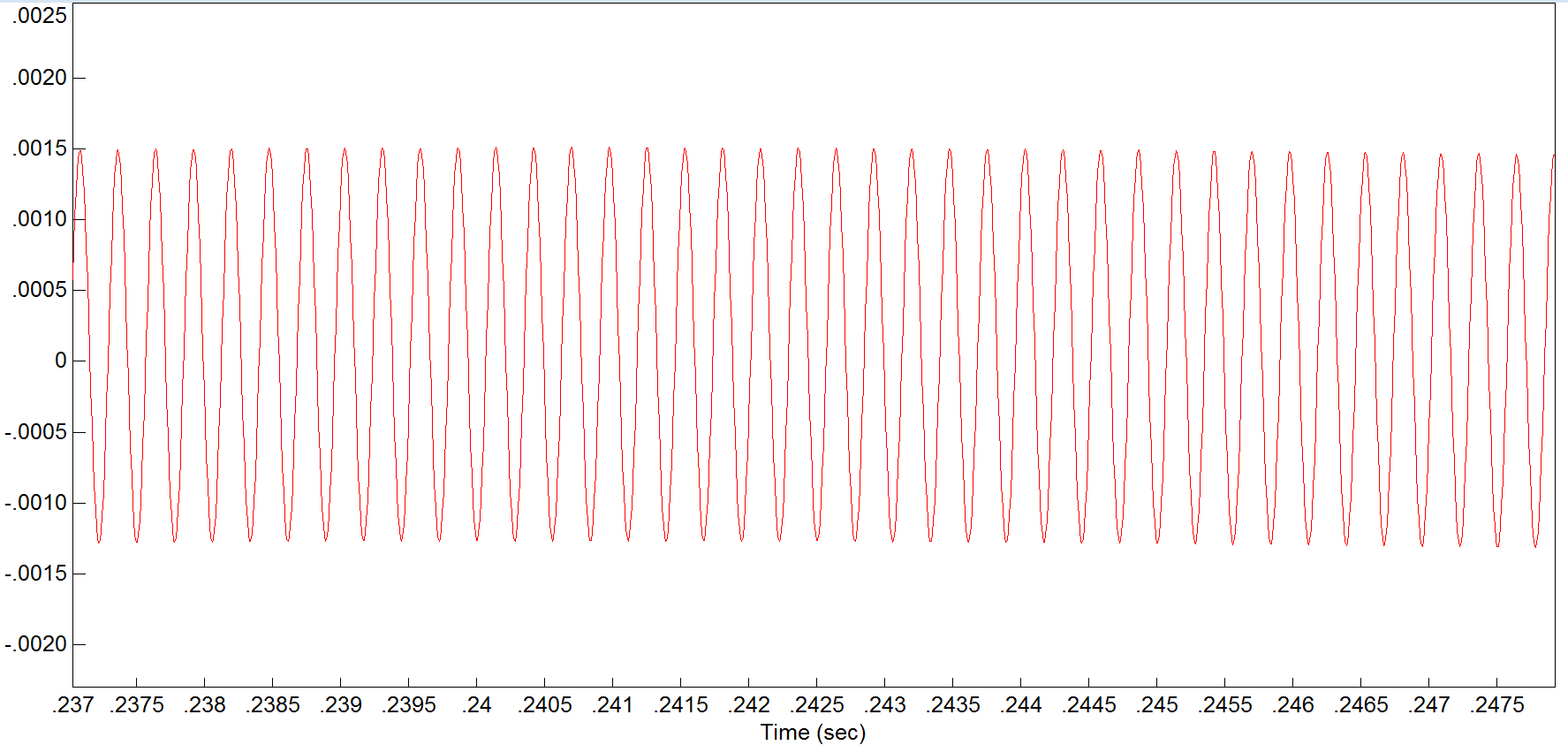
On remarque que sans phase initiale (à 0°) on a un déphasage constant, alors qu’avec une phase initiale plus élevé, les deux signaux n’auront pas un déphasage constant, mais vont au cours du temps avoir un déphasage constant comme pour à 0°.

Lorsque les deux fréquences et la phase se stabilisent, c’est-à-dire lorsque les deux fréquences seront identiques, l’erreur de phase va tendre vers 0, ce qui indique l’équilibre. Cependant, on remarquera qu’elle n’est pas exactement égale à 0 mais s’en rapproche très fortement.

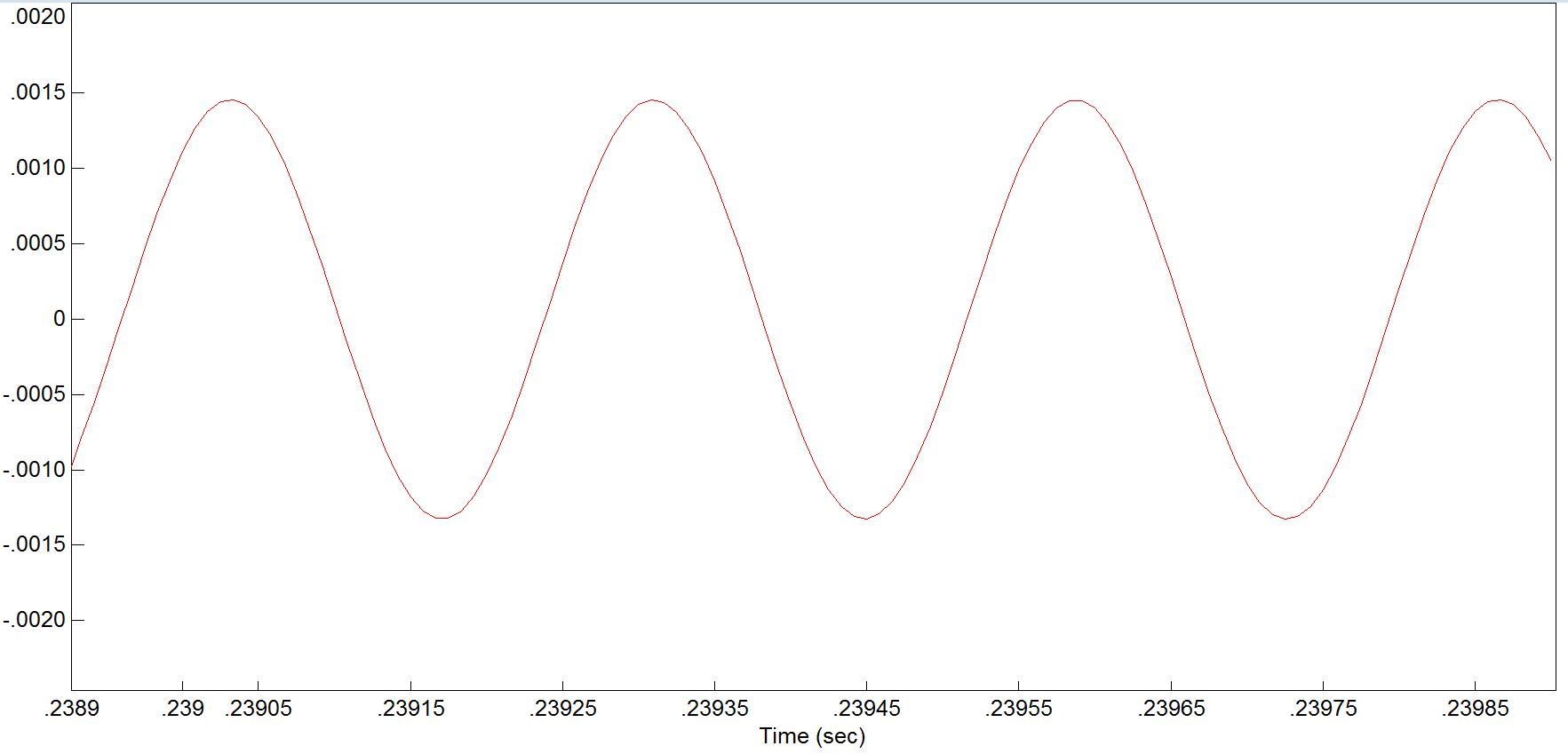
pour une phase initiale de -90°



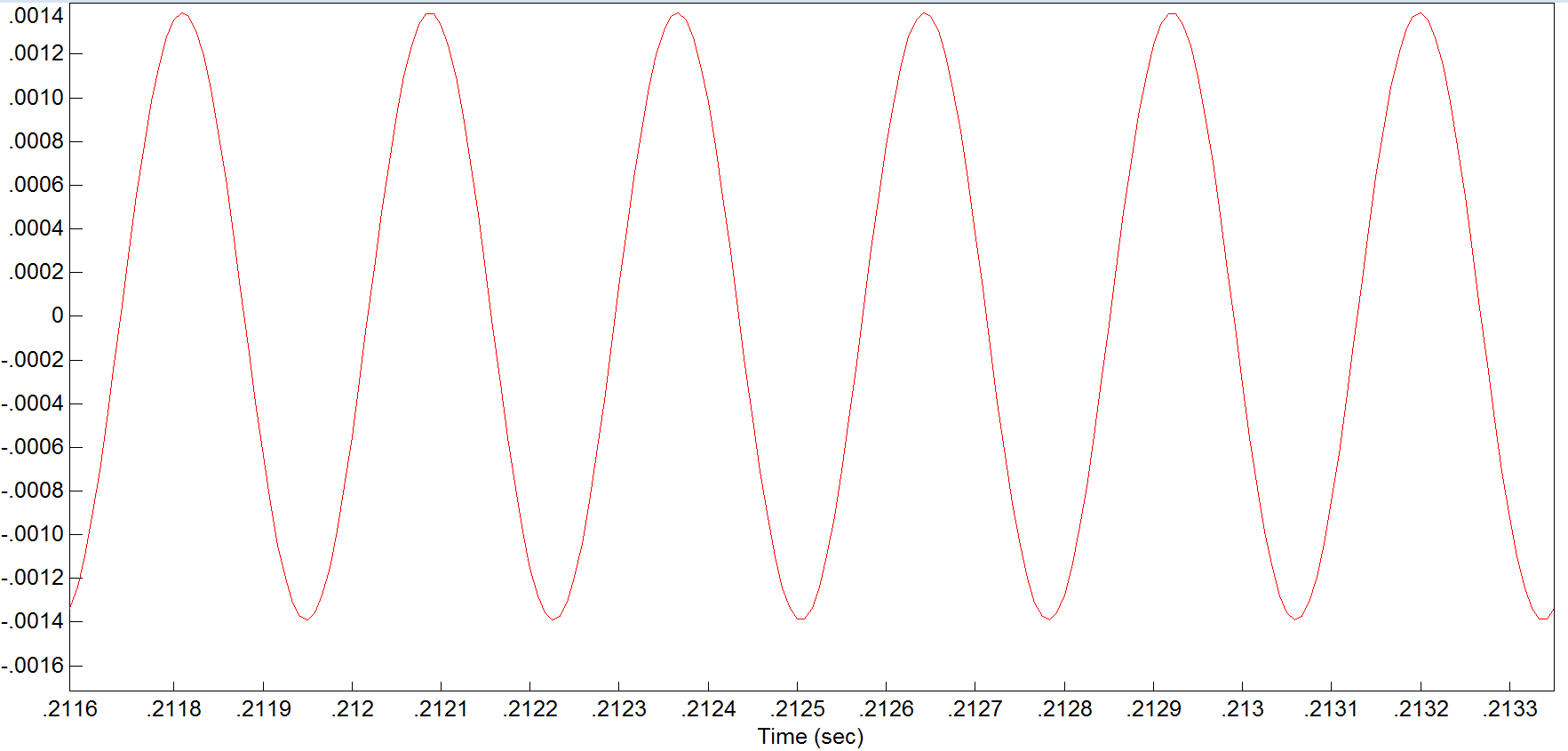
pour une phase initiale de -60°



pour une phase initiale de -30°



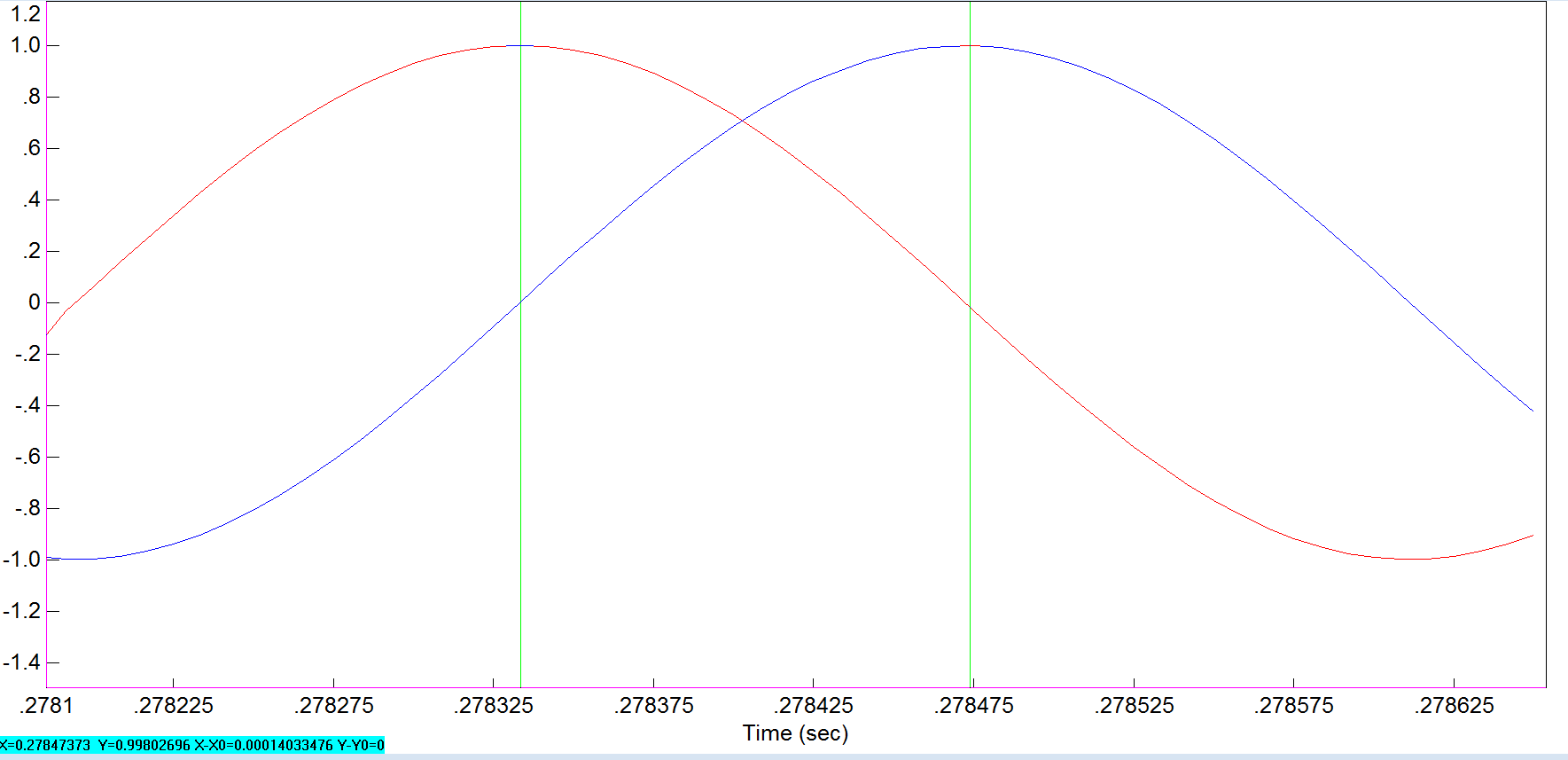
pour une phase initiale de 0°



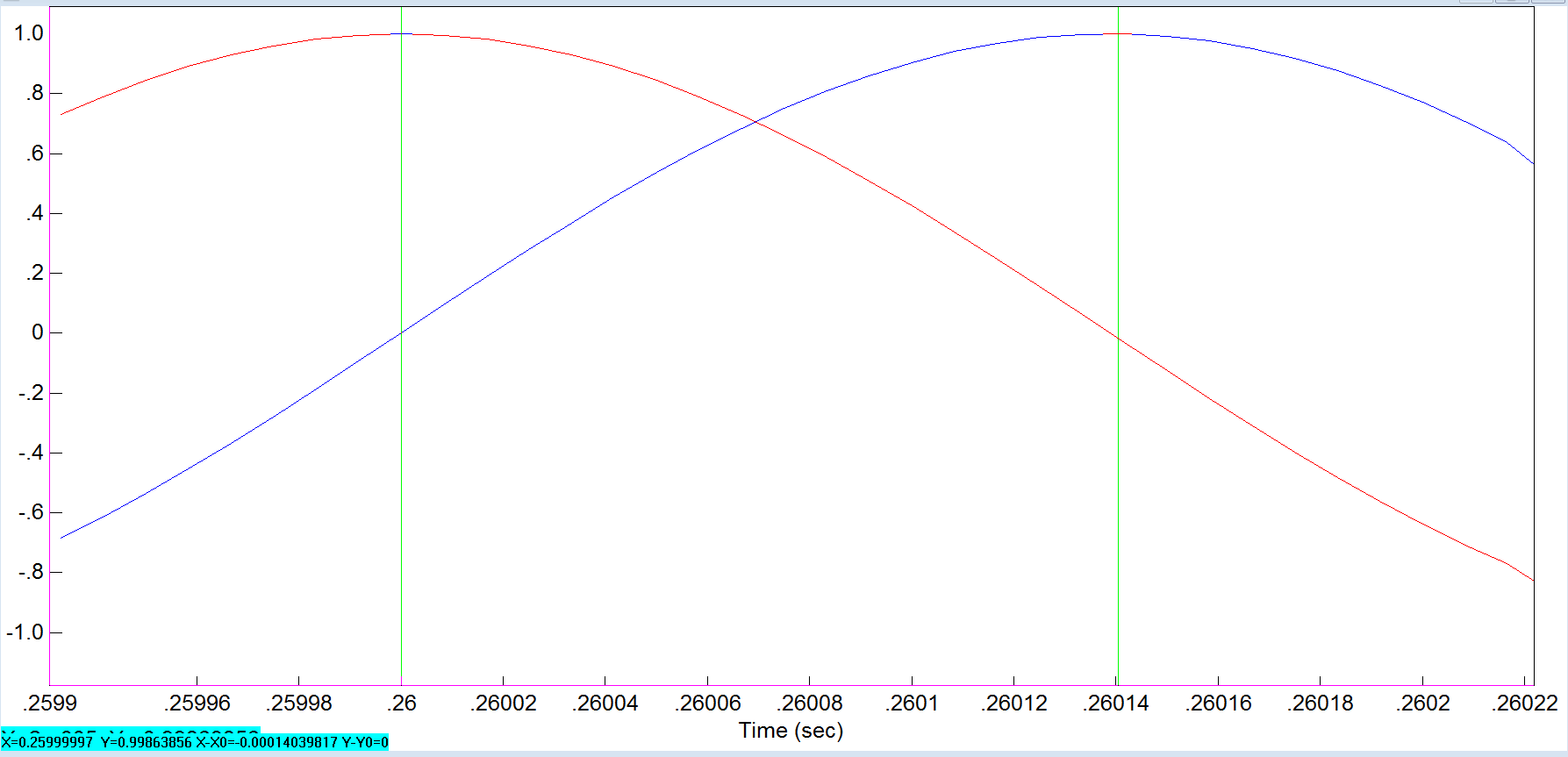
Cela se traduit par des valeurs de plus en plus petites quand le déphasage est moins grand.

On peut aussi calculer le déphasage entre les deux signaux.

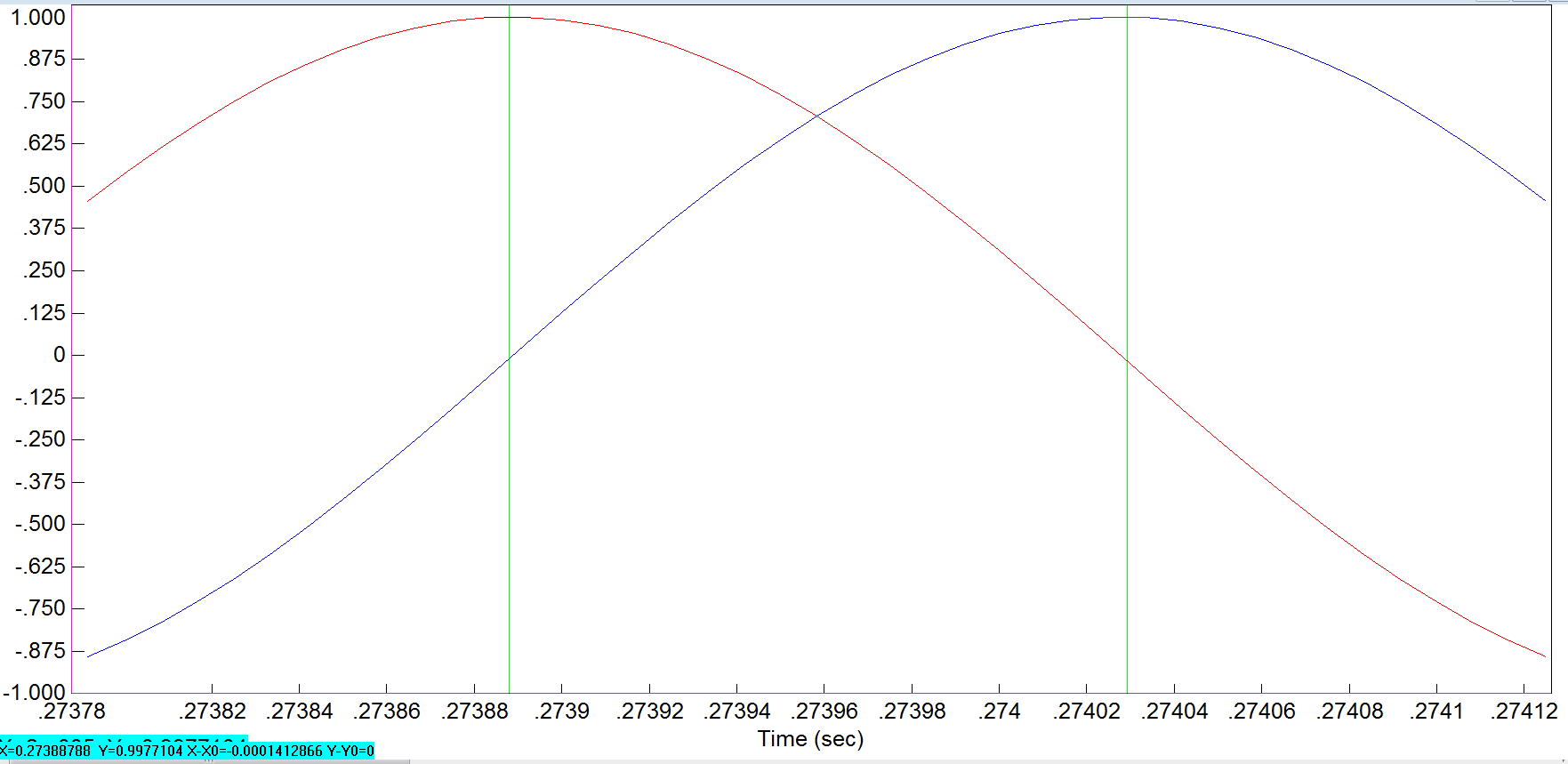
À -90° :



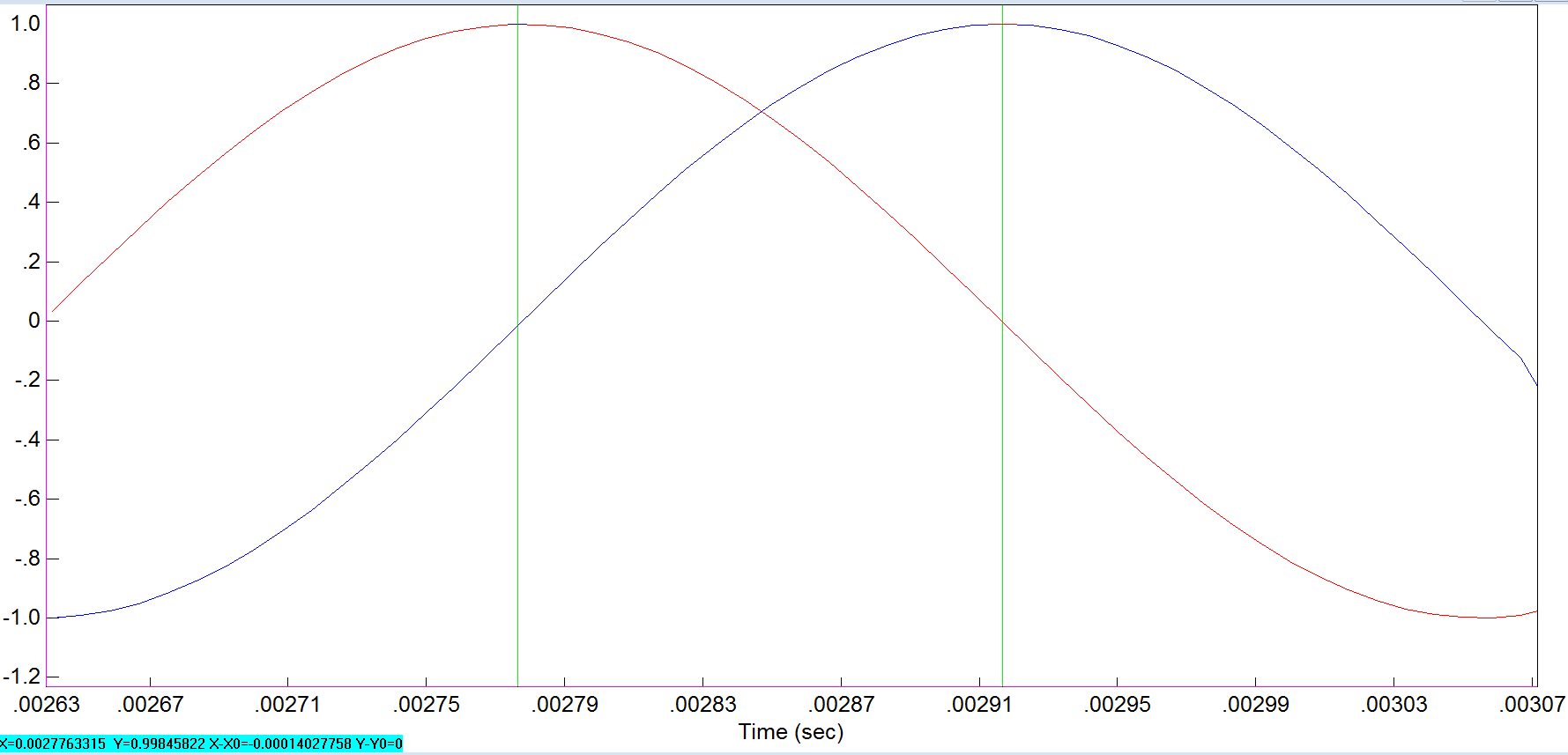
À -60° :



À -30° :

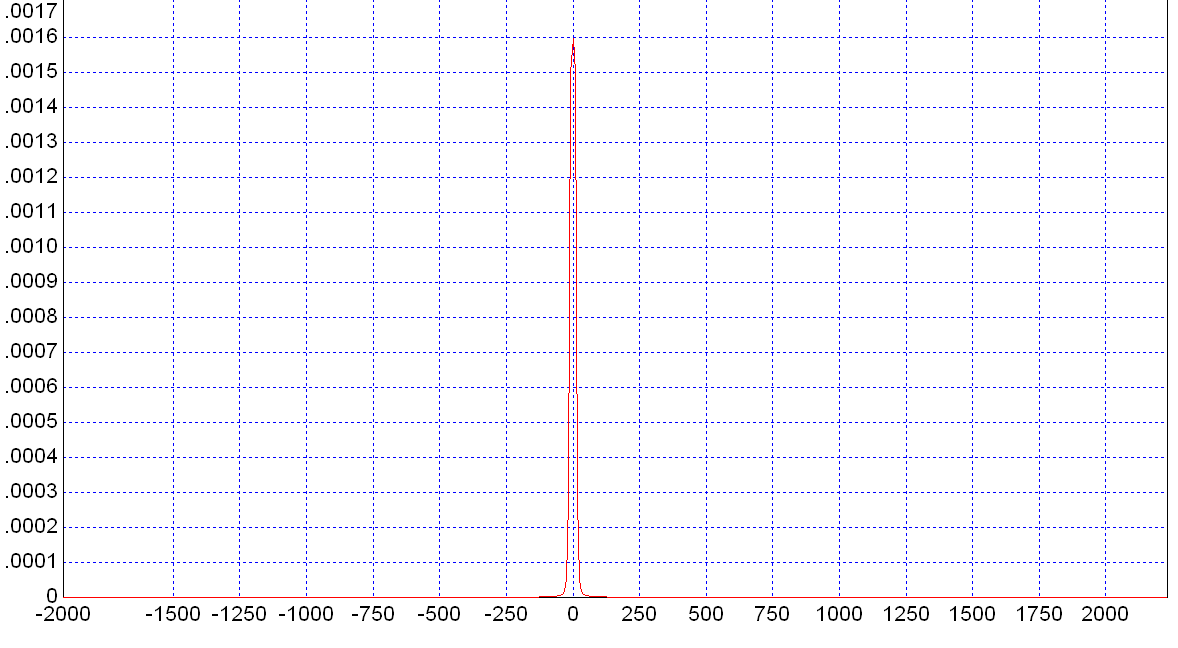


À 0° :

  
Une fois que le VCO s’est stabilisé, les deux fréquences vont être identiques, et donc on trouve un déphasage constant entre les deux, qui est de .

On prend maintenant une fréquence de 2000 Hz pour le signal sinusoïdal.

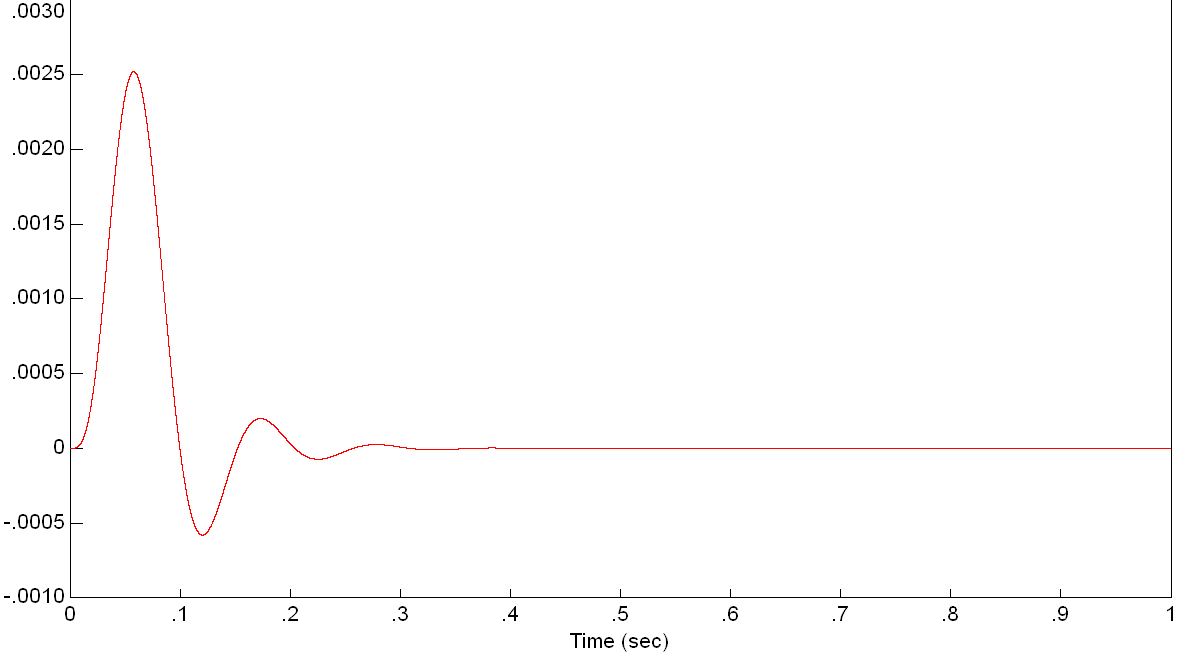
Pour une fréquence de coupure de 10 Hz, nous obtenons ce spectre :

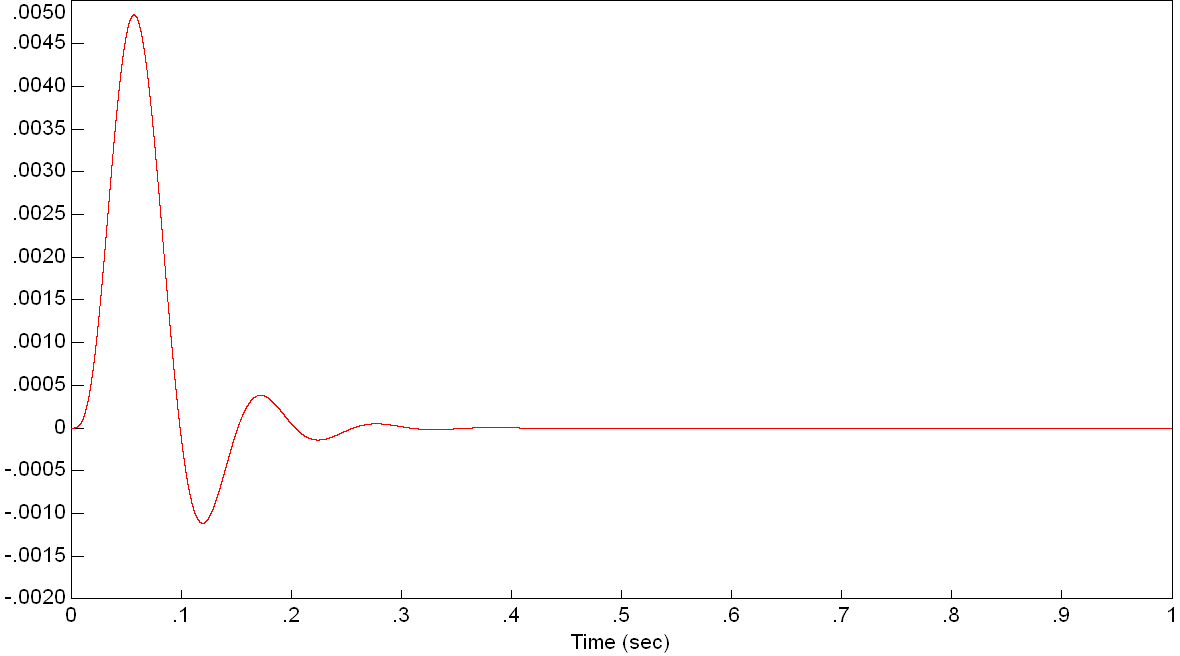


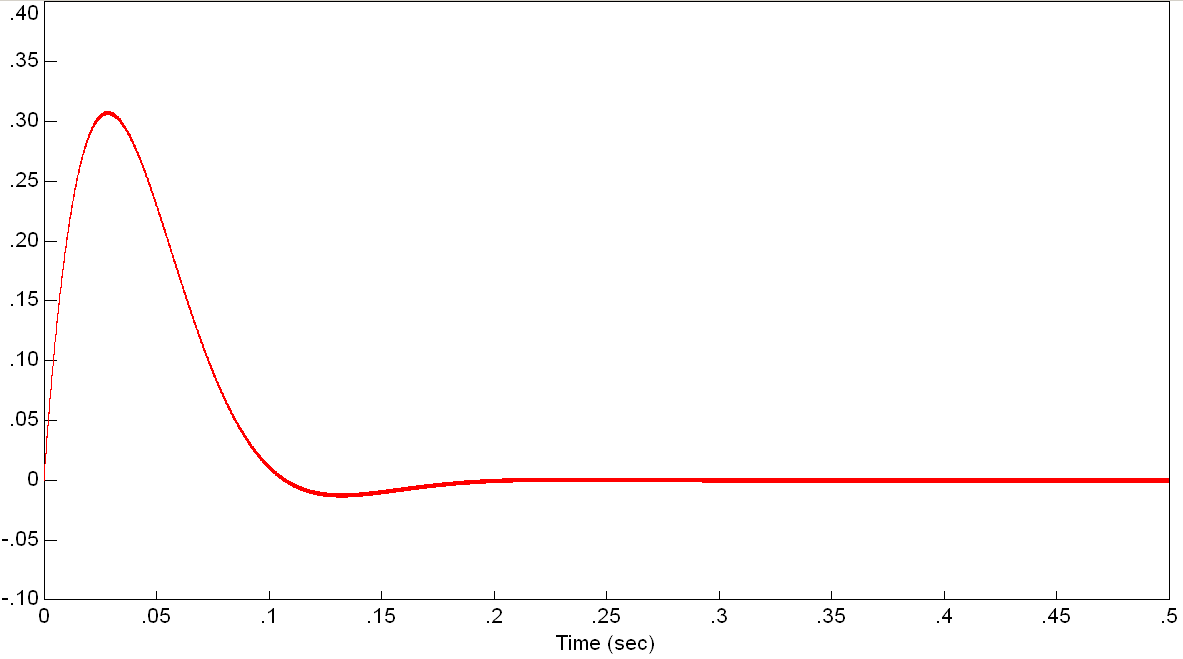
Pour une fréquence de coupure de 1400 Hz, on observe des raies centrées à -3800 Hz et 3800 Hz ainsi que des résidus. Il vaut mieux prendre une fréquence de coupure de 10 Hz pour se débarrasser des résidus.

On augmente l’ordre du filtre à un ordre 5, pour avoir une meilleure précision.

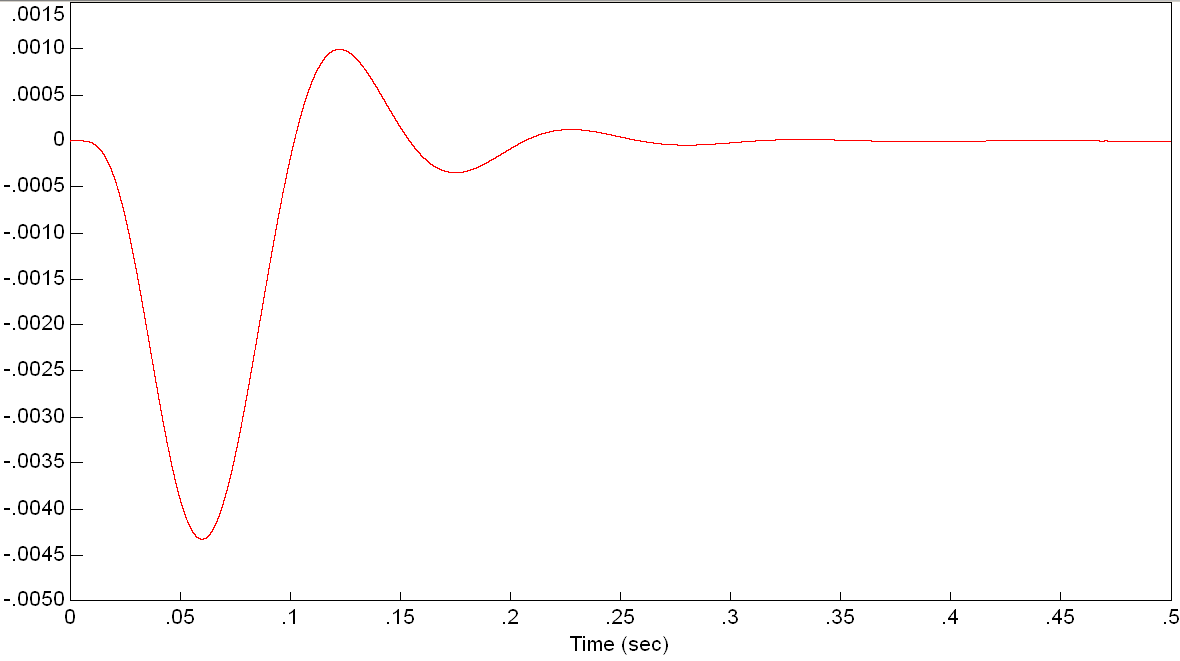
tend vers 0 car on a atteint l’équilibre : les deux signaux sont à la même fréquence.

Pour 

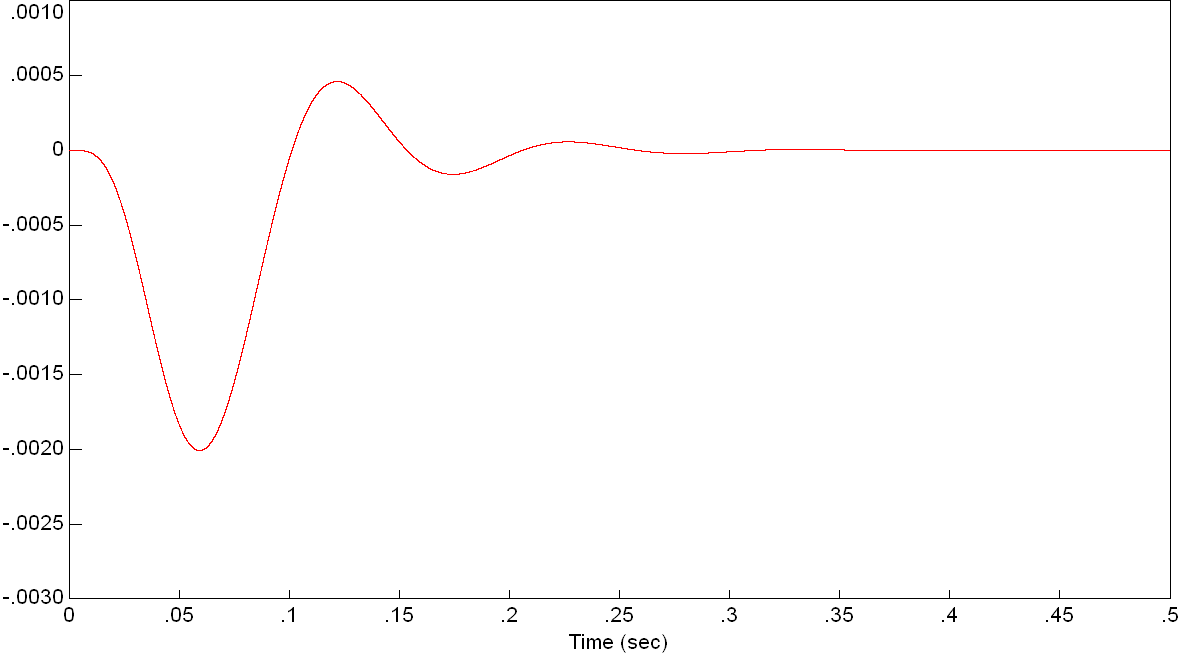
Pour 

Pour 

Pour



Pour



On a ensuite relevé les valeurs finales de :

|  |  |
| --- | --- |
|  |  |
| 1400 | 3,36E-09 |
| 1600 | 2,88E-07 |
| 1800 | 0 |
| 2000 | 1,43E-07 |
| 2200 | 6,28E-08 |
|  |  |

On peut représenter en fonction de.

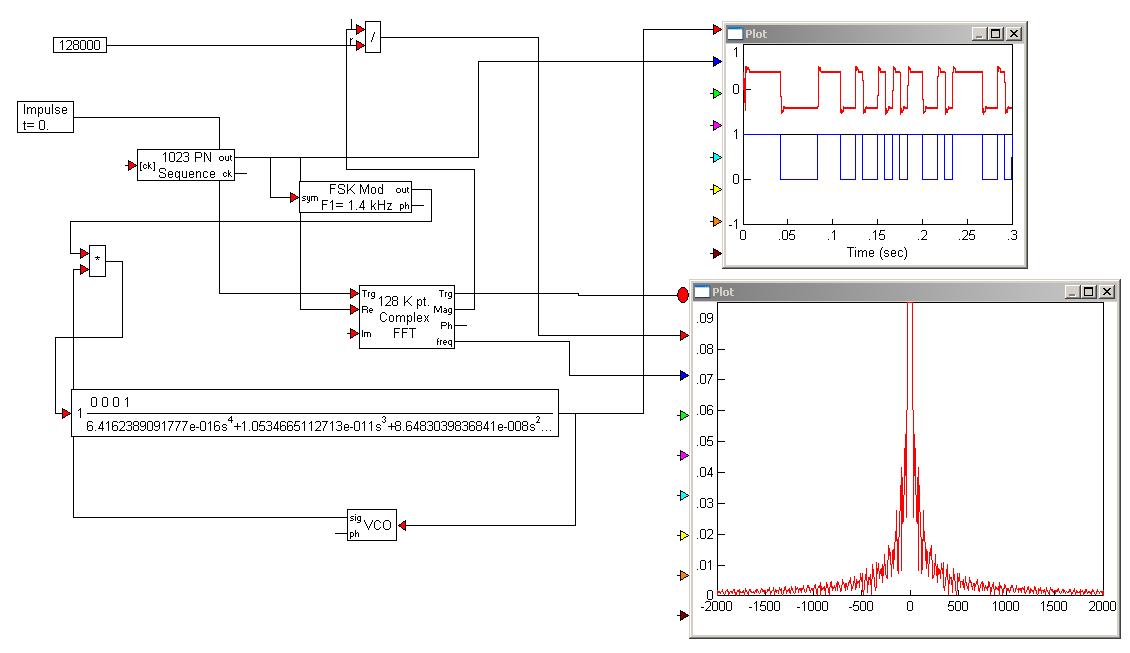
On se rend compte que la PLL fonctionne bien, car on a une linéarité sur les résultats de qui est presque égal à 0 à chaque cas.

On doit prélever la sortie « démodulateur de fréquence » à la sortie du filtre.

# Démodulation avec une boucle à verrouillage de phase PLL

On va simuler un démodulateur de signal FSK grâce à la PLL pour un débit D=120b/s et D=1200b/s.

Pour respecter le choix de 1800 Hz pour notre PLL, il faut que et . On choisit un filtre d’ordre 4, une fréquence de coupure de 1000 Hz pour obtenir un signal bien restitué, comme on le voit sur la figure en dessous.



# Modélisation d’une liaison bruitée

On va maintenant ajouter du bruit au signal pour avoir une situation se rapprochant plus de la réalité. On va étudier de la modulation ASK et de la modulation FSK, et comparer leurs performances avec du bruit. On va donc calculer le rapport signal sur bruit, qui nous donnera une idée sur la performance de l’un et l’autre.

La formule du RSB est :

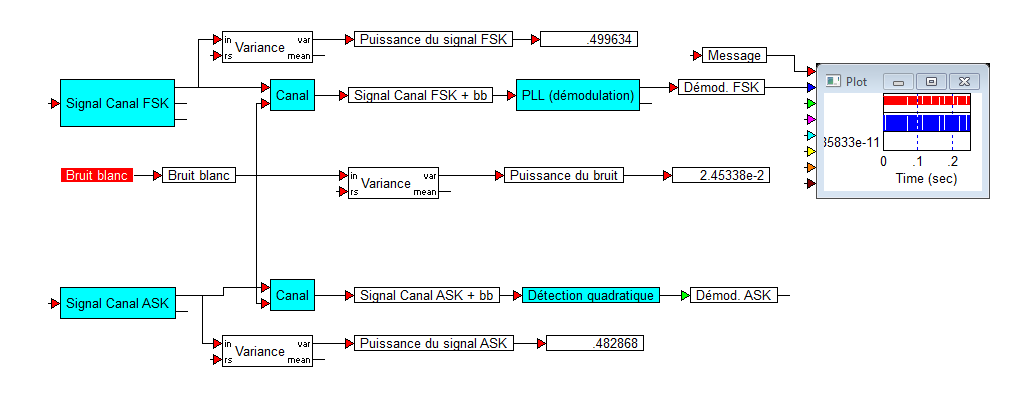
Avec la puissance du signal et la puissance du bruit.

Avant d’effectuer les simulations pour une valeur réelle, nous allons calculer pour une valeur théorique. La puissance d’un signal sinusoïdal A est la moyenne du signal élevée au carré.

De même pour la ASK, on trouve

# Limites de détection en présence de bruit

On va maintenant étudier le circuit.

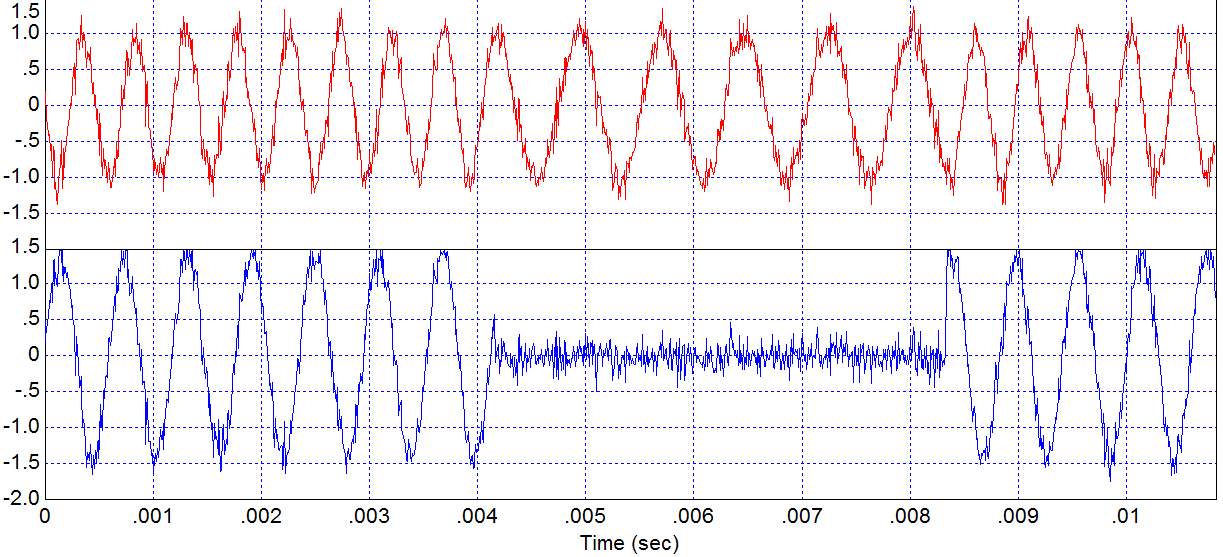


On a et , ce qui correspond bien aux valeurs théoriques : en effet nous avons une amplitude de 1V pour le signal FSK, donc on a bien , et une amplitude de pour le signal ASK, ce qui donne bien .

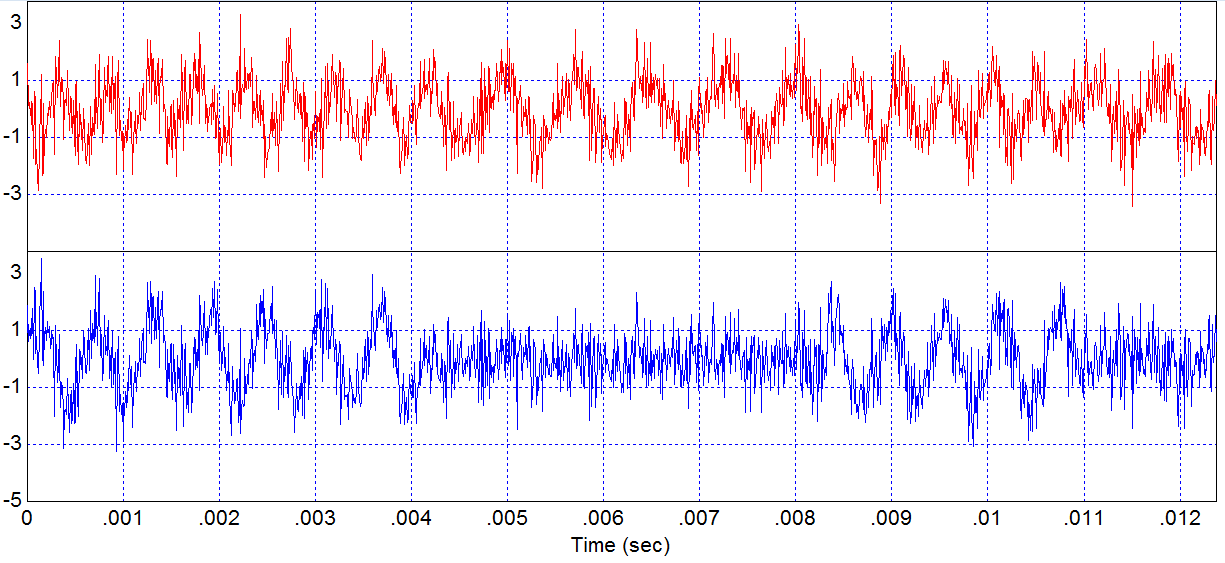
Les valeurs théoriques correspondent donc sensiblement aux valeurs réelles.

Etudions la performance des deux modulations avec du bruit. En changeant le gain pour les deux modulations, on obtient ce tableau :

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Gain (10^-6) | FSK | ASK |  | RSB pour FSK | RSB pour ASK |
| 1 | OK | OK | 2.45338e-2 | 13.08887164 |  |
| 2 | OK | OK | 9.81352e-2 | 7.068271725 |  |
| 4 | OK | OK | 0.392541 | 1.047669599 |  |
| 5 | OK | ~~OK~~ | 0.613345 | -0.890528448 |  |
| 10 | ~~OK~~ | ~~OK~~ | 2.45338 | -6.911128362 |  |
| 20 | ~~OK~~ | ~~OK~~ | 9.81352 | -12.93172828 |  |

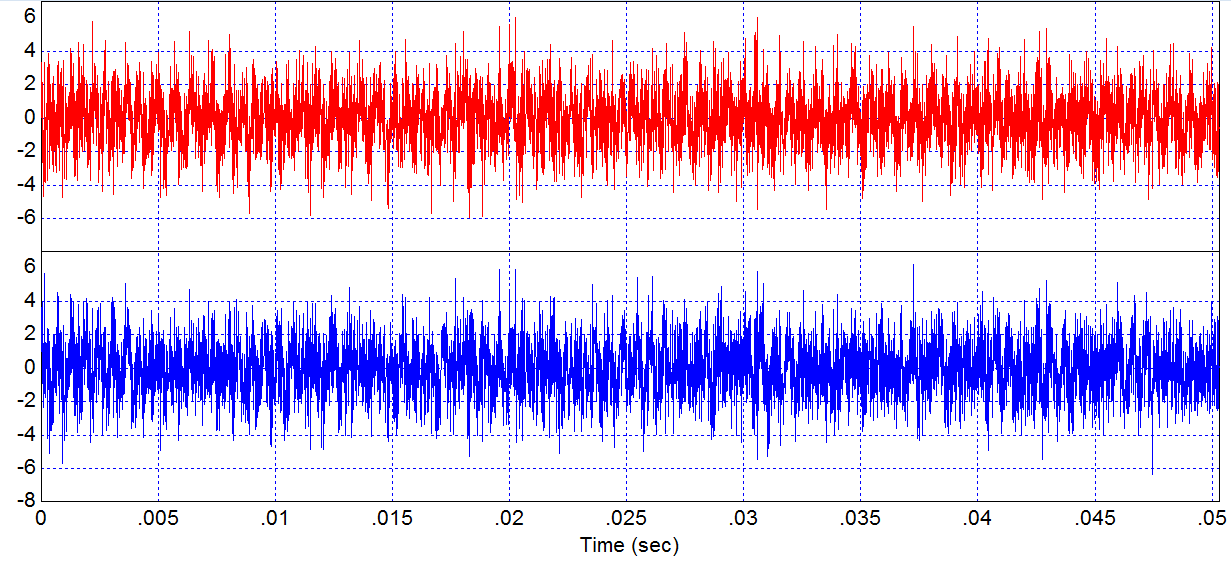


Pour G=1



Pour G = 5

On remarque que le signal ASK est mal restitué.



Pour G = 10

Les deux signaux sont mal restitués.

# Conclusion

Dans ce projet, nous avons pu étudier plus en détails l’utilisation d’une PLL, ainsi que les différences dans les performances de la démodulation FSK et de la démodulation ASK, dans des situations plus proches d la réalité avec l’utilisation d’un bruit blanc pour perturber les signaux. Nous nous sommes rendus compte que la performance de la démodulation FSK est meilleure que celle de la démodulation ASK.